



華邦電子電路設計研發工程師

職稱	電路設計研發工程師
工作內容說明	1. DRAM or Flash Logic / Regulator Circuit Design 2. 對電子電路原理熟悉，熟悉類比電路或數位邏輯設計觀念者佳
職務類別	電子工程師 類比IC設計工程師 數位IC設計工程師
科系	電機電子工程相關 工程學科類
語言條件	英文：聽/中等・說/中等・讀/中等・寫/中等
工作地點	竹北市、台南市(台南高鐵站附近)
其他工作條件限制	1. 自傳欄中請註明：論文題目、論文摘要、指導教授姓名。 2. 附件請附上研究所一年級之成績單。 3. 具Spice/verilog/logic能力者尤佳(請於自傳中說明)。

火熱招募中!!!

歡迎 106年研發替代役、免役、有IC設計經驗者加入